

《単位互換提供科目詳細（シラバス）》

* 科目 No. 1502

科目概要記入欄

1. 開設大学名	広島国際学院大学			科目開講 キャンパス	中野キャンパス	
2. 科 目 名	正式科目名	計算機アーキテクチャ			クラス名	
	副題				配当年次	3 年次
					受入学年	
	旧科目名					
	学問分野	番号	31	名称	工学	
	サテライトで開講される科目の科目群			A 群	B 群	
3. 担当教員名	池坊 繁屋 (工学部 生産工学科 准教授)					
4. 単 位 数	2 単位		5. 開講学期	前期		
6. 開講期間 曜日・時間	2019 年 4 月 10 日 (水) ~ 2019 年 7 月 24 日 (水) 水曜日 13:00 ~ 14:30					
個別開講日	1 回目 4/10	2 回目 4/17	3 回目 4/24	4 回目 5/8	5 回目 5/15	6 回目 5/22
	7 回目 5/29	8 回目 6/5	9 回目 6/12	10 回目 6/19	11 回目 6/26	12 回目 7/3
	13 回目 7/10	14 回目 7/17	15 回目 7/24	16 回目 /	試験日	/
7. 基礎知識の有無	①「基礎知識を必要とする科目」 (13. その他特記事項欄に記載) 2. 「基礎知識を必要としない科目」					
8. 募集人数 (総授業定員)	5 人 (人)		9. 定員超過時の 選考方法	抽選		
10. 科目内容・ 授業計画	《概要》 計算機内部で、アドレス、命令コード、データがどのように処理され動作しているのかを学ぶ。また、その効率化や高速化がどのように行われているのかも学ぶ。 《計画》 第 1 回：計算機モデル 第 2 回：コンピュータの基本構造 第 3 回：ノイマン型計算機アーキテクチャ 第 4 回：命令セットの設計 第 5 回：メモリスistem I 第 6 回：メモリスistem II 第 7 回：入出力制御 第 8 回：中間まとめ 第 9 回：パイプライン処理 I 第 10 回：パイプライン処理 II 第 11 回：並列処理システム：概要 第 12 回：並列処理システム：マルチプロセッサ 第 13 回：並列処理システム：メモリ 第 14 回：将来展望 第 15 回：まとめ					
11. 試験・評価方法	課題提出 (50%)、小テスト (30%)、平常点 (20%) で評価する。					
12. 別途負担費用	教科書：授業時に指示する					
13. その他特記事項	前期の「情報工学概論」、後期の「ネットワーク入門」を受講しているか 同様の授業を在籍大学で受講していることが望ましい					
14. サテライト科目の 社会人受講について	科目等履修生 (単位付与) として受け入れ				可	否
	聴講生 (単位認定不要) として受け入れ				可	否